

## CMS89F552xB 应用注意事项

目前 CMS89F552xB 芯片不允许使用 TIMER0 中断、PORTB 电平变化中断及 INT 外部中断，既如果要使用这三种中断，芯片的总中断使能位 GIE 不能打开，否则芯片会处于死循环状态，其余中断可正常使用；

功能模块	CMS89F552x	CMS89F552xB
中断	可正常使用	<b>TIMER0、PORTB、INT 中断不能进入中断服务程序，既如果要使用这三种中断，芯片的总中断使能位 GIE 不能打开，否则芯片会处于死循环状态。其余中断可以正常使用</b>
LVD 模块	无	有，2.2V/2.4V/2.7V/3.0V/3.3V/3.7V/4.0V/4.3V
运放模块	需读取 EE 的调节数据	<b>可直接使用运放模块</b> ，不用赋值运放调零位。如使用中修改了运放调零位（OPAXADJ(4:0)），会导致运放调零不准确
SLEEP_LVREN	不可选	可选 DISABLE/ENABLE
EEPROM	不可用	可用 32 个字节
LVR	1.8V/2.5V/3.3V	1.8V/2.1V/2.5V/3.0V